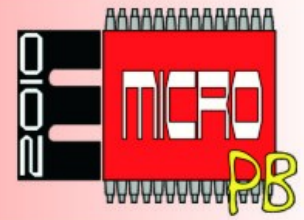


## ESCOLA DE MICROELETRÔNICA DA PARAÍBA 2010



### DADOS DO PALESTRANTE

**Nome:** Márcio Cherem Schneider

**Filiação:** Universidade Federal de Santa Catarina

**CV:** Márcio Cherem Schneider recebeu os títulos de Bacharel e de Mestre em Engenharia Elétrica pela Universidade Federal de Santa Catarina (UFSC), em 1975 e 1980. Em 1984 obteve o título de Dr. em Engenharia Elétrica pela Universidade de São Paulo, com dissertação em modelagem do transistor bipolar. Em 1976 passou a integrar o quadro de docentes do Departamento de Engenharia Elétrica da UFSC, sendo atualmente professor titular. Em 1995 passou um período sabático na Escola Politécnica Federal de Lausanne (EPFL), Suíça. Em 1997 e 2001 trabalhou como Professor Associado Visitante no Departamento de Engenharia Elétrica e da Computação na Texas A&M University, USA. Atualmente atua em programas de pesquisa nas áreas de circuitos integrados analógicos e RF, circuitos baixa tensão/baixa potência e modelagem compacta do transistor MOS, que resultaram em mais de 70 publicações em conferências e periódicos internacionais. É co-autor dos livros MOSFET Modeling for Circuit Analysis and Design e CMOS Analog Design Using All-Region MOSFE Modeling.

**Apresentação:** Circuitos Integrados Analógicos para Baixa Tensão e Baixo Consumo.

**Resumo:** Este minicurso tem como objetivo fornecer a estudantes de engenharia e projetistas de circuitos informações atualizadas sobre tópicos importantes do projeto de circuitos integrados analógicos/RF e de modo misto em tecnologia CMOS para aplicações de baixa potência. Uma introdução inicial tratará de limitações fundamentais no projeto de circuitos de baixas potências e as implicações da redução na tensão de alimentação. Uma introdução ao modelo compacto do transistor MOS válido em todas as regiões de operação permitirá à audiência relacionar algumas das limitações fundamentais dos circuitos baixa tensão/baixa potência às propriedades dos transistores MOS. Alguns blocos básicos utilizados em circuitos analógicos CMOS serão apresentados para ilustração de técnicas utilizadas para projetos de circuitos baixa

tensão/baixa potência.